

Spis treści

Wstęp	5
Rozdział 1	
Obliczenia granularne w przetwarzaniu danych niebalansowanych	7
Rozdział 2	
Tolerancyjny algorytm V-Detector.....	27
Rozdział 3	
Dobór optymalnego pobudzenia w zadaniu identyfikacji układu dynamicznego w czasie swobodnym	41
Rozdział 4	
Dwuprzebiegowe testy krokowe z regularnym indeksem inkrementacji.....	59
Rozdział 5	
Metodyka ASMD-FSMD projektowania układów cyfrowych na FPGA z wykorzystaniem języka Verilog.....	81